

((استمارة الخطة التدريسية السنوية))

اسم التدريسي:	سعد عبدالعزيز
البريد الالكتروني:	
اسم المادة:	معمارية الحاسوب
أهداف المادة:	تم تصميم مقرر معمارية الحاسوب لتزويد الطلاب بفهم عميق للمفاهيم والمبادئ والآليات الكامنة وراء البيانات والكمبيوتر. تتضمن الأهداف الرئيسية لدورة معمارية الحاسوب عادة ما يلي: 1. المفاهيم الأساسية: تعريف الطلاب بالمفاهيم الأساسية لامننى البيانات ، بما في ذلك خوارزميات التشفير وفك التشفير وما الى ذلك. 2. هياكل امنية البيانات: شرح بنيات خوارزميات التشفير المختلفة . 3. إدارة الذاكرة: تعليم الطلاب كيفية إدارة امنية المعلومات والحاسبات ، بما في ذلك الذاكرة الظاهرية والترحيل والتجزئة. 4. أنظمة الملفات: تغطي تصميم وتنفيذ أنظمة الملفات ، بما في ذلك تنظيم الملفات وهياكل الدليل وعمليات إدخال / إخراج الملفات. 5. إدارة العمليات: استكشف إنشاء العمليات ومؤشرات الترابط وجدولتها ومزامنتها وإنهائها. 6. جدولة وحدة المعالجة المركزية: فحص خوارزميات الجدولة المختلفة وتأثيرها على أداء النظام واستجابته. 7. إدارة الأجهزة: شرح كيفية إدارة أنظمة التشغيل لأجهزة الإدخال/الإخراج، بما في ذلك برامج تشغيل الأجهزة ومعالجة المقاطعة والتخزين المؤقت للإدخال/الإخراج. 8. الأمن والحماية: تعريف الطلاب بآليات الأمان والحماية ، بما في ذلك مصادقة المستخدم وقوائم التحكم في الوصول والتشفير.
الكتب المنهجية:	AHAM ,Concepts System Operating SILBERsCHATZ, 2011,John Wiley and Sons Inc
المصادر الخارجية:	and design systems operating to Introduction Implementation

تقديرات الفصل:	الفصل الأول	الفصل الثاني	المختبرات	الامتحان النهائي
	20%	20%	10%	50%
معلومات إضافية:				

اسم الجامعة: جامعة ديالى
اسم الكلية: كلية التربية للعلوم الصرفة
اسم القسم: علوم الحاسبات
المرحلة: الثالث
اسم المحاضر: سعد عبد العزيز
اللقب العلمي: مدرس
المؤهل العلمي: دكتوراه
مكان العمل:

بسم الله الرحمن الرحيم



جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جهاز الاشراف والتقويم العلمي

جدول الدروس الأسبوعي – الفصل الدراسي الأول

الاسبوع	التاريخ	المادة النظرية	المادة العملية	الملاحظات
1	10\3	Memory Hierarchy		
2	10\10	Main memory		
3	10\17	Memory Address Map		
4	10\24	Cache Memory		
5	10\31	Associative Mapping		
6	11\7	Set Associative Mapping		
7	11\14	Virtual Memory		
8	11\21	امتحان		
9	11\28	Address Space and Memory Space		
10	12\05	Associative Memory Page Table		
11	12\12	Page Replacement		
12	12\19	Memory Management Hardware		
13	12\26	Segmented Page Mapping		
14	01\02	Memory Protection		
15	01\09	Input-Output Interface		
16	01\16	امتحان		
العطلة الربيعية				

توقيع العميد:

توقيع رئيس القسم

توقيع الأستاذ:

اسم الجامعة: جامعة ديالى
اسم الكلية: كلية التربية للعلوم الصرفة
اسم القسم: علوم الحاسبات
المرحلة: الثالث
اسم المحاضر: سعد عبد العزيز
اللقب العلمي: مدرس
المؤهل العلمي: دكتوراه
مكان العمل:

بسم الله الرحمن الرحيم



جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جهاز الاشراف والتقويم العلمي

جدول الدروس الأسبوعي – الفصل الدراسي الثاني

الترتيب	التاريخ	المادة النظرية	المادة العملية	الملاحظات
1	02/04	I/O Bus and Interface Modules		
2	02/11	Modes of Transfer		
3	02/18	Direct Memory Access (DMA)		
4	02/25	CPU-IOP Communication		
5	03/04	CPU BASICS		
6	03/11	REGISTER SET		
7	03/18	DATAPATH		
8	03/25	One-Bus Organization		
9	امتحان	امتحان		
10	04/08	Three-Bus Organization		
11	04/15	CPU INSTRUCTION CYCLE		
12	04/22	Fetch Instructions		
13	04/29	Interrupt Handling		
14	05/06	CONTROL UNIT		
15	05/13	Pipelining		
16	05/20	امتحان		

توقيع العميد:

توقيع رئيس القسم

توقيع الأستاذ: